

A. RENCANA PEMBELAJARAN SEMESTER (RPS) BERDASARKAN PERMENRISTEKDIKTI NO. 44/2015 SNPT PASAL 12

RENCANA PEMBELAJARAN SEMESTER

MATA KULIAH : DIGITAL ELECTRONIC + PRACTICUM
 SKS : 3+1
 KODE : 1565008 + 1565033
 PROGRAM STUDI : TEKNIK INFORMATIKA
 SEMESTER : 2
 NAMA DOSEN PENGAMPU :
 COURSE LEARNING OUTCOMES : 1. Students are able to develop flowchart & pseudocode for abstract & complex cases.
 (Capaian Pembelajaran Mata Kuliah) : 2. Students are able to develop computer program based on the flowchart & pseudocode for abstract & complex cases.

Minggu Ke-	Kemampuan yang Diharapkan pada Setiap Pertemuan	Bahan Kajian	Metode Pembelajaran	Waktu Belajar (Menit)	Pengalaman Belajar Mahasiswa (Deskripsi Tugas)	Kriteria, Indikator dan Bobot Penilaian	Daftar Referensi yang digunakan
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
Ke-1	Mampu memahami dan mendefinisikan tentang Binary notation	Binary Notation	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Binary notation	6.25 %	
Ke-2	Mampu memahami dan mendefinisikan tentang Decimal notation	Decimal Notation	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Decimal notation	6.25 %	
Ke-3	Mampu memahami dan mendefinisikan tentang Hexadecimal notation	Hexadecimal Notation	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Hexadecimal notation	6.25 %	
Ke-4	Mampu memahami dan mendefinisikan tentang Logic gates: AND	Logic gates: AND	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Logic gates: AND	6.25 %	
Ke-5	Mampu memahami dan mendefinisikan tentang Logic gates: OR	Logic gates: OR	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Logic gates: OR	6.25 %	
Ke-6	Mampu memahami dan mendefinisikan tentang Logic gates: XOR etc	Logic gates: XOR etc	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Logic gates: XOR etc	6.25 %	
Ke-7	Mampu memahami dan mendefinisikan tentang Karnaugh map	Karnaugh map	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Karnaugh map	6.25 %	

Minggu Ke-	Kemampuan yang Diharapkan pada Setiap Pertemuan	Bahan Kajian	Metode Pembelajaran	Waktu Belajar (Menit)	Pengalaman Belajar Mahasiswa (Deskripsi Tugas)	Kriteria, Indikator dan Bobot Penilaian	Daftar Referensi yang digunakan
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
Ke-8	Mampu memahami dan mendefinisikan tentang Karnaugh map	Karnaugh map	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Karnaugh map	6.25 %	
Ke-9	Mampu memahami dan mendefinisikan tentang Flip-flop	Flip-flop	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Flip-flop	6.25 %	
Ke-10	Mampu memahami dan mendefinisikan tentang Decoder	Decoder	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Decoder	6.25 %	
Ke-11	Mampu memahami dan mendefinisikan tentang encoder	Encoder	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang encoder	6.25 %	
Ke-12	Mampu memahami dan mendefinisikan tentang Multiplexer	Multiplexer	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Multiplexer	6.25 %	
Ke-13	Mampu memahami dan mendefinisikan tentang demultiplexer	Demultiplexer	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Demultiplexer	6.25 %	
Ke-14	Mampu memahami dan mendefinisikan tentang Integrated Circuit: TTL	Integrated Circuit: TTL	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Integrated Circuit: TTL	6.25 %	
Ke-15	Mampu memahami dan mendefinisikan tentang Integrated Circuit: CMOS	Integrated Circuit: CMOS	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Integrated Circuit: CMOS	6.25 %	
Ke-16	Mampu memahami dan mendefinisikan tentang Clocking	Clocking	Pertemuan di kelas	3 x 50 menit 1x 100 menit	Memahami dan mendefinisikan Tentang Clocking	6.25 %	

Malang, _____
Dosen Pengampu Mata Kuliah